



Projeto de Bolsa de Ensino

1. Dados do Projeto:

| | |
|-------------------------------|---|
| Título do Projeto: | Kits didáticos para simulação de portas lógicas e RC,RL,RLC |
| Professor Responsável: | Maurício Capelas |

2. Resumo e duração do projeto:

| | | |
|---|---|--------------------|
| Resumo: | | |
| Montagem de kits didáticos para simulação de portas lógicas com diodos e transistores para uso na Eng. Computação e também para experiências em AC, com capacitores e indutores, como filtros RC,RL,RLC, para uso tanto na Eng. Automação como no técnico concomitante. | | |
| Duração: | 2 | Semestre(s) |

3. Disciplina(s) Relacionada(s):

| Disciplina | Curso |
|--------------------|-------------------------------------|
| Eletrônica Digital | Eng. Computação |
| Eletricidade I | Eng. Computação e Técnico Automação |
| Eletricidade II | Eng. Computação e Técnico Automação |
| | |
| | |

4. Perfil do Bolsista:

| | | | |
|---|----|-------------------------------|-------|
| Técnico em eletrônica, mecatrônica ou automação | | | |
| Número de Bolsistas: | 01 | Carga Horária Semanal: | 20 h. |

5. Rol de disciplina(s) que o candidato deve estar cursando ou tenha cursado com aproveitamento que habilite para realizar as atividades previstas:

| Disciplina | Curso |
|--------------------|------------------------|
| Eletrônica Digital | Engenharia ou Técnico. |
| Eletricidade I | Engenharia ou Técnico. |
| Eletricidade II | Engenharia ou Técnico. |



Instituto Federal de Educação Ciência e Tecnologia de São Paulo
Câmpus Guarulhos
Diretoria Adjunta Educacional – Coordenadoria Sociopedagógica

Projeto de Bolsa de Ensino

6. Atividades Previstas:

| |
|--|
| Montagem e teste dos protótipos e construção final dos kits. |
| |
| |
| |

Guarulhos, 6 de dezembro de 2023.

Maurício Capelas

Professor Responsável

Coordenador de Curso, Diretor
Adjunto Educacional ou Diretor
Geral do Campus